

SPISAK TEMA
ZA IZRADU SEMINARSKIH RADOVA IZ PREDMETA:
ARHITEKTURA I ORGANIZACIJA RAČUNARSKIH SISTEMA

| Naziv teme i teze | Student |
|--|---|
| 1. Matematičke osnove računarske tehnike 1.1. Pozicioni brojevi 1.2. Predstavljanje podataka u računaru 1.3. Studija slučaja | Vuk Milenić Literatura: 1.Osnovi arhitekture računara i organizacije računara, Strana:1-28 |
| 2. Logička kola i logičke funkcije 2.1. Predstavljanje logičkih funkcija 2.2. Realizacija logičkih funkcija 2.3. Minimizacija logičkih funkcija 2.4. Studija slučaja | Nemanja Nešić Literatura: 1.Osnovi arhitekture računara i organizacije računara, Strana:31-67 |
| 3. Standardni moduli u računarskoj tehnici 3.1. Standardni kombinacioni moduli 3.2. Standardni sekvencijalni moduli 3.3. Studija slučaja | Katarina Kapuran Literatura: 1.Osnovi arhitekture računara i organizacije računara, Strana:71-96 |
| 4. Komponente računara i mehanizmi 4.1. Osnovni pojmovi 4.2. Memorija 4.3. Procesor 4.4. Ulazno izlazni uređaji 4.5. Magistrala 4.6. Pipeline mehanizam 4.7. DMA mehanizam 4.8. Mehanizam prekida 4.3. Studija slučaja | Luka Perić Literatura: 1.Osnovi arhitekture računara i organizacije računara, Strana:103-121 |
| 5. Programske instrukcije, procesorski registri i adresni modovi 5.1. Tipovi podataka 5.2. Format instrukcija 5.3. Interni registri 5.4. Programski dostupni registri 5.5. Instrukcijski ciklus 5.6. Neposredno adresiranje 5.6. direktno adresiranje 5.6. indirektno adresiranje 5.7. Adresiranje sa pomeranjem 5.8. Primena adresnih modova 5.9. Studija slučaja | Mia Stanišić Literatura: 1.Osnovi arhitekture računara i organizacije računara, Strana:123-155 |

"Union – Nikola Tesla" Univerzitet u Beogradu
POSLOVNI I PRAVNI FAKULTET- Studijski program Informacione tehnologije

| | |
|--|--|
| 6. Instrukcijski set i programiranje 6.1. Aritmetičke instrukcije 6.2. Logičke instrukcije 6.3. Pomeračke instrukcije 6.4. Instrukcije prenosa 6.5. instrukcije skoka 6.5. Mašinski jezik 6.6. Asemblerski jezik 6.7. Viši programski jezik 6.8. Studija slučaja | Luka Maljević Literatura: 1. Osnovi arhitekture računara i organizacije računara, Strana:161-183 |
| 7. Memorijski sistem i magistrala 7.1. Keš memorija 7.2. Operativna memorija 7.3. Virtuelna memorija 7.4. Adresni prostor 7.5. Arbitracija 7.6. Vrste magistarla 7.7. Studija slučaja | Nina Stanković Literatura: 1. Osnovi arhitekture računara i organizacije računara, Strana:187-227 |

U Beogradu
21.02.2020.godine

Predmetni nastavnik
Redovni profesor dr Dušan Regodić, dipl. inž.
dušanregodic7@gmail.com